

Raddrizzatore di precisione a doppia semionda

Nella FIGURA 1A è rappresentato un raddrizzatore di precisione invertente a doppia semionda; il circuito, come è evidenziato in figura, è composto da un raddrizzatore a una semionda con uscita negativa e da un sommatore invertente che aggiunge al segnale d'ingresso v_i il segnale raddrizzato v_r , moltiplicato per un fattore due. Considerando anche l'inversione di segno operata dal sommatore, in uscita si trova un segnale raddrizzato a doppia semionda tutto positivo.

Per ricavare un segnale tutto negativo è sufficiente invertire la direzione dei diodi.

Si tenga presente che per ottenere il risultato previsto è necessario utilizzare resistori con tolleranza non superiore a 1%.

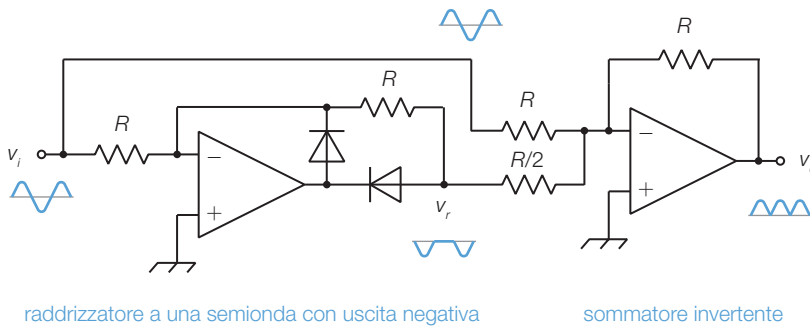
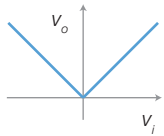


FIGURA 1
A) Raddrizzatore di precisione invertente a doppia semionda;
B) caratteristica di trasferimento.

A



B